**디지털회로설계 HW #6**

**Technology Mapping**

20161453 전자공학과

김규래

1. What is Technology Mapping

Technology Mapping은 Boolean Expression들을 게이트로 Mapping 하는 것을 말한다. Boolean Expression들은 Physical Level에서 NOR 게이트와 NAND 게이트로 표현이 돼야 하며, 실제로 작동하는 것뿐만 아니라 최상의 성능을 위해서는 delay가 최소화돼야 한다. 이와 같은 다양한 constraint 들을 만족하면서 Boolean Expression들을 게이트로 Mapping 하는 것을 Technology Mapping이라고 한다. 따라서 Technology Mapping 디지털회로설계 과정에서 가장 중요한 작업이라고 할 수 있다.

1. The Three Tasks

Technology Mapping은 기본적으로 3가지 일을 하는 것이다. 특정한 gate array 내의 operator들을 gate function을